

# THYRISTOR MODULE

## SCA (SCE) 160AA

### SCA (SCE) 160AA

#### 《Advantages》

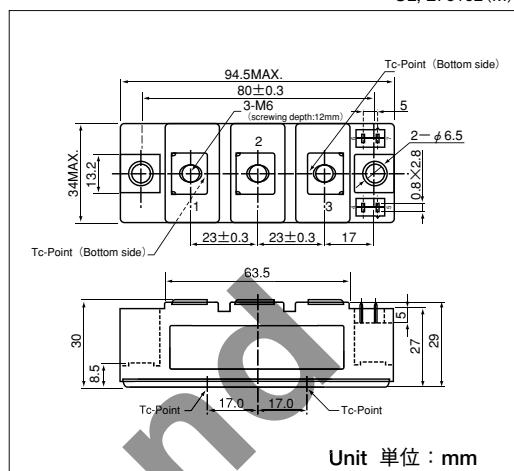
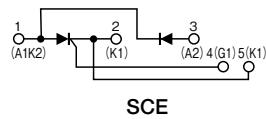
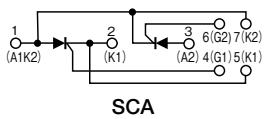
- Isolated package
- $di/dt$  200A/ $\mu s$
- $dv/dt$  1000V/ $\mu s$
- $IT(AV)$  160A,  $IT(RMS)$  251A,  $ITSM$  5400A

#### 《Applications》

- Various rectifiers, motor drives, Heater controls, and power supplies

#### 《特長》

- 絶縁型パッケージ
- $di/dt$  200A/ $\mu s$
- $dv/dt$  1000V/ $\mu s$
- $IT(AV)$  160A,  $IT(RMS)$  251A,  $ITSM$  5400A
- 整流器、モーター制御、ヒーター制御、各種電源装置



Unit 単位 : mm

#### ■Maximum Ratings 最大定格

( $T_j=25^\circ C$  Unless otherwise specified / 指定なき場合は  $T_j=25^\circ C$  とする)

Symbol 記号	Item 項目	Ratings 定格値			Unit 単位
		SCA160AA80 SCE160AA80	SCA160AA160 SCE160AA160	SCA160AA180 SCE160AA180	
$V_{RRM}$	*Repetitive Peak Reverse Voltage *定格ピーク繰返し逆電圧	800	1600	1800	V
$V_{RSM}$	*Non-Repetitive Peak Reverse Voltage *定格ピーク非繰返し逆電圧	960	1700	1900	V
$V_{DRM}$	Repetitive Peak Off-state Voltage 定格ピーク繰返しオフ電圧	800	1600	1800	V

Symbol 記号	Item 項目	Conditions 条件	Ratings 定格値	Unit 単位
$I_{T(AV)}$ $I_{F(AV)}$	*Average On-state (Forward) Current *定格平均オン (順) 電流	Single phase, half wave, 180° conduction, $T_c=88^\circ C$ 単相半波平均値180° 導通角	160	A
$I_{T(RMS)}$ $I_{F(RMS)}$	*R.M.S. On-state (Forward) Current *定格実効オン (順) 電流	Single phase, half wave, 180° conduction, $T_c=88^\circ C$ 単相半波実効値180° 導通角	251	A
$I_{TSM}$ $I_{FSM}$	*Surge On-state (Forward) Current *定格サージオン (順) 電流	1/2cycle, 50/60Hz, Peak value, non-repetitive 50/60Hz 商用半波高値 非繰返し	5400/5900	A
$I^2t$	* $I^2t$ *電流二乗時間積	Value for one cycle surge current 定格サージオン電流に対する値	145000	$A^2s$
$P_{GM}$	Peak Gate Power Dissipation 定格ピークゲート損失		10	W
$P_{G(AV)}$	Average Gate Power Dissipation 定格平均ゲート損失		3	W
$I_{FGM}$	Peak Gate Current 定格ピークゲート順電流		3	A
$V_{FGM}$	Peak Gate Voltage (Forward) 定格ピークゲート順電圧		10	V
$V_{RGM}$	Peak Gate Voltage (Reverse) 定格ピークゲート逆電圧		5	V
$di/dt$	Critical Rate of Rise of On-state Current 定格臨界オン電流上昇率	$I_G=100mA, V_D=1/2V_{DRM}, di/dt=0.1A/\mu s$	200	$A/\mu s$
$V_{iso}$	*Isolation Breakdown Voltage *絶縁耐圧	A.C. 1minute 実効値, A.C. 1 分間	3000	V
$T_j$	*Operating Junction Temperature *定格接合部温度		-40~+125	°C
$T_{stg}$	*Storage Temperature *保存温度		-40~+125	°C
	Mounting Torque 締付トルク	Recommended value 推奨値 $2.5\sim3.9N \cdot m$	4.7	$N \cdot m$
		Recommended value 推奨値 $2.5\sim3.9N \cdot m$	4.7	
	Mass 質量	Typical value 標準値	210	g

## ■Electrical Characteristics 電気的特性

(T<sub>j</sub>=25°C Unless otherwise specified/指定なき場合はT<sub>j</sub>=25°Cとする)

Symbol 記号	Item 項目	Conditions 條件	Ratings 定格値	Unit 単位
I <sub>DRM</sub>	Repetitive Peak Off-state Current, max 最大オフ電流	T <sub>j</sub> =125°C, V <sub>D</sub> =V <sub>DRM</sub>	100	mA
I <sub>RRM</sub>	*Repetitive Peak Reverse Current, max *最大逆電流	T <sub>j</sub> =125°C, V <sub>R</sub> =V <sub>RRM</sub>	100	mA
V <sub>TM</sub> V <sub>FM</sub>	*On-state (Forward) Voltage, max *最大オン(順)電圧	I <sub>T</sub> =500A	1.4	V
V <sub>T(VO)</sub>	*Threshold Voltage, max *最大閾値電圧	T <sub>j</sub> =25°C	1.0	V
		T <sub>j</sub> =125°C	0.85	
r <sub>t</sub>	*Slope Resistance, max *最大スロープ抵抗	T <sub>j</sub> =25°C	1.0	mΩ
		T <sub>j</sub> =125°C	1.3	
I <sub>GT</sub>	Gate Trigger Current, max 最大ゲートトリガ電流	V <sub>D</sub> =6V, I <sub>T</sub> =1A	100	mA
V <sub>GT</sub>	Gate Trigger Voltage, max 最大ゲートトリガ電圧	V <sub>D</sub> =6V, I <sub>T</sub> =1A	3	V
V <sub>GD</sub>	Gate Non-Trigger Voltage, min 最小ゲート非トリガ電圧	T <sub>j</sub> =125°C, V <sub>D</sub> =½V <sub>DRM</sub>	0.25	V
dV/dt	Critical Rate of Rise of Off-state Voltage, min 最小臨界オフ電圧上昇率	T <sub>j</sub> =125°C, V <sub>D</sub> =½V <sub>DRM</sub> , exp. waveform	1000	V/μs
R <sub>th</sub> (j-c)	*Thermal Resistance, max *最大熱抵抗	cont., Junction to case, per one element 接合部一ケース間 cont., 単位エレメント当たり	0.17	°C/W
R <sub>th</sub> (j-c)	*Effective Thermal Resistance, max *最大実効熱抵抗	sin.180°, Junction to case, per one element 接合部一ケース間, sin.180°, 単位エレメント当たり	0.18	°C/W
		rec.120°, Junction to case, per one element 接合部一ケース間, rec.120°, 単位エレメント当たり	0.19	
R <sub>th</sub> (c-s)	*Contact Thermal Resistance, max *最大接触熱抵抗	Case to Heat sink, per one element ケース—ヒートシンク間, 単位エレメント当たり Thermal conductivity(Silicon grease)=7×10 <sup>-3</sup> [W/cm·°C] シリコングリスの熱伝導率=7×10 <sup>-3</sup> [W/cm · °C]	0.1	°C/W

\*mark: Thyristor and Diode part, No mark: Thyristor part.

注) 上表中\*印の項目は、サイリスタ部及びダイオード部の両方に適用します。その他の項目は主にサイリスタ部に適用します。

